# Практическое задание 5 - Вопросы

**1. Какие блоки составляют конвейер МП 80286?**

Блоки, составляющие конвейер МП 80286: BU (шинный блок), IU (командный блок), EU (исполнительный блок), AU (адресный блок).

**2. Какой блок и почему был добавлен в конвейер МП Intel-486?**

В конвейере МП Intel-486 был добавлен новый блок - PF (предвыборка команд).

**3. Что понимают под суперскалярной архитектурой?**

Суперскалярная архитектура предполагает наличие более одного конвейера для обработки команд.

**4. Какие способы обработки данных объединяет термин "динамическое исполнение программы"?**

Термин "динамическое исполнение программы" включает глубокое предсказание ветвлений, анализ потока данных и опережающее исполнение команд.

**5. В чем состоит внутренняя RISC-архитектура ЦП Pentium Pro?**

Внутренняя RISC-архитектура ЦП Pentium Pro включает три параллельных дешифратора для декодирования инструкций и пять параллельных исполнительных устройств для выполнения микроопераций.

**6. В работе какого процессора наблюдается отклонение от принципов фон Неймана? В чем это проявляется?**

Процессор, отклоняющийся от принципов фон Неймана, - это Pentium Pro. Он нарушает принцип последовательного выполнения операций, выполняя команды в порядке, отличном от их следования в программе.

**7. В чем состоит преимущество использования двойной независимой шины?**

Преимущество использования двойной независимой шины заключается в возможности одновременной работы нескольких конвейеров, что увеличивает общую производительность процессора.

**8. Что нового появилось в архитектуре процессора Pentium III по сравнению с Pentium MMX?**

В архитектуре процессора Pentium III по сравнению с Pentium MMX появилась поддержка SIMD-инструкций SSE (Streaming SIMD Extensions).

**9. Какие особенности имеет Net Burst-архитектура?**

Особенности Net Burst-архитектуры включают использование длинных конвейеров, оптимизацию задержек и использование внеочередного исполнения команд.